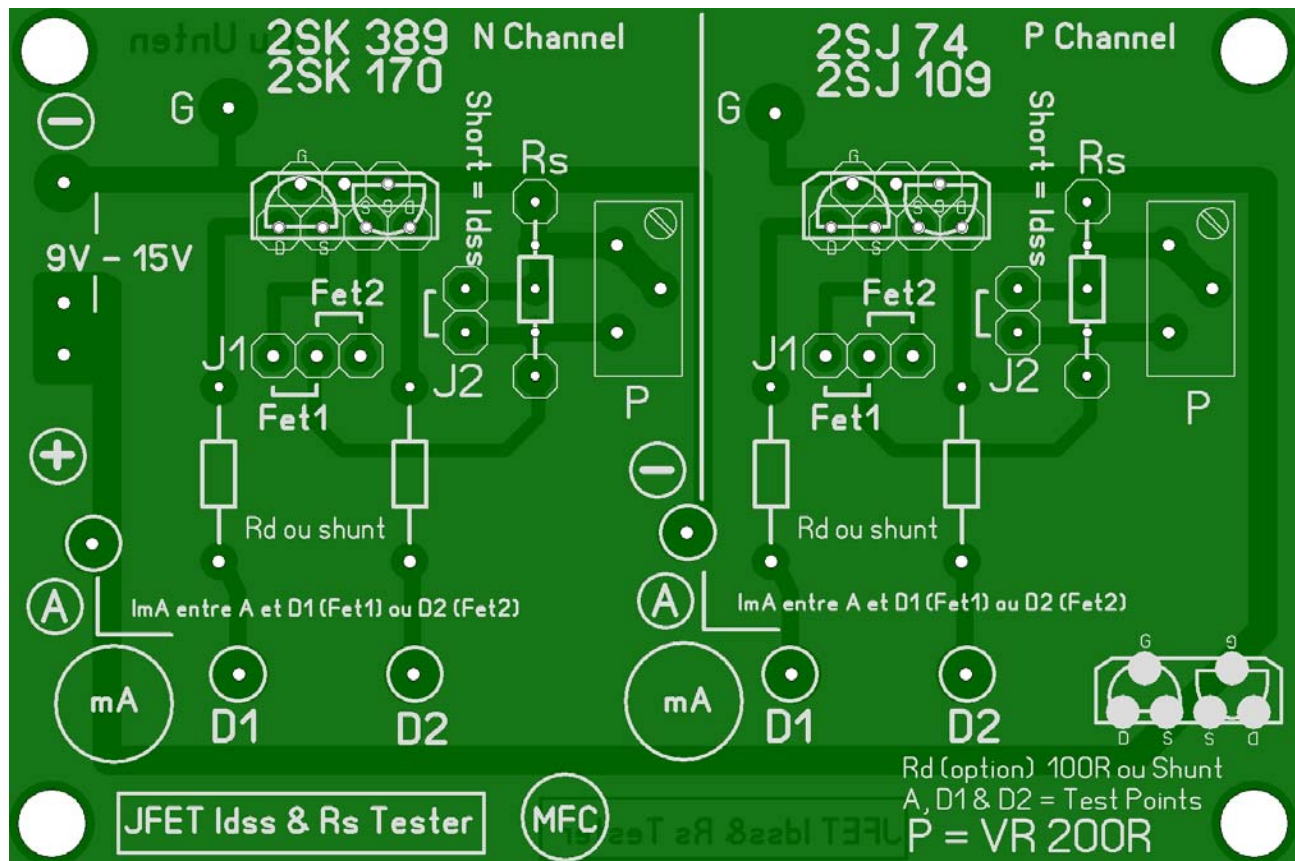


Testeur JFETs pour l'UGS / UP (Mode d'emploi .-)



- Choisir la partie gauche ou droite du module de test en fonction de la polarité du/des Jfets à tester)
- Plugger les Jfets
- Appliquer de 9 à 15 V au montage (respecter la polarité) – Les 12V d'une alim de PC conviennent parfaitement.
- Sélectionner Fet 1 ou Fet 2 à l'aide du jumper (cavalier) J1 le Jfet à mesurer. Pour un Jfet double (J109 ou K389) on sélectionne ainsi la moitié à mesurer...

1) Pour mesurer I_{dss} on ferme (short) le cavalier J2 et on mesure le courant entre A et D1 [Fet1] (ou D2 [Fet2])

2) Pour déterminer la résistance de source adéquate (attention **J2 étant ouvert**) on règle le courant (3,5 mA) toujours mesuré en intercalant le Multi (position 20 mA) entre A et D1 (ou d2) à l'aide du potar P

puis on débranche tout et on mesure la valeur de la résistance (au borne de R_s par exemple ou de J2).

Bonnes mesures ...
Manu (MFC)

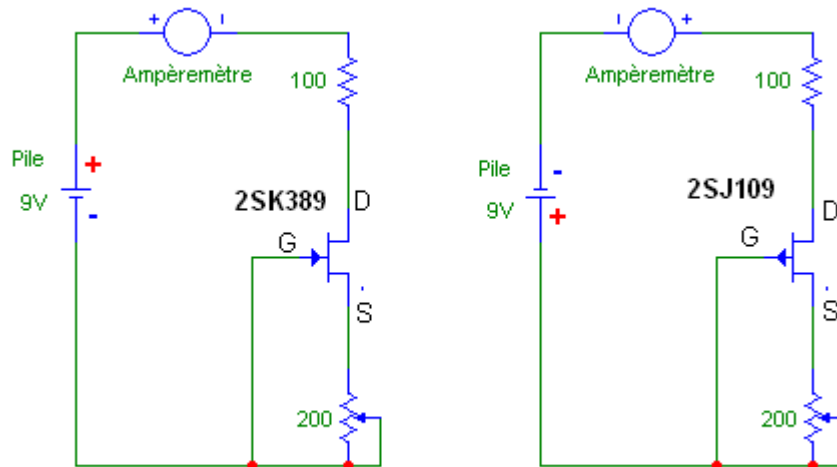
Pour mémoire : la procédure de test expliquée par FLAT sur HCFR:

« Je vous propose une manip plus simple qui donnera les résultats les plus fiables.

Et personnalisés 🤖 C'est pas beau, ça 😊?

Pas de panique, il suffit d'avoir une pile 9V, un ampèremètre calibre 20mA, une résistance variable de 200R (ou 220R selon la classification) et une résistance (optionnelle) de 100 à 220R.

Et voilà le montage à réaliser :



Suivant qu'il s'agit d'un 2SJ ou d'un 2SK, faire le montage de gauche ou de droite (seuls le sens de la pile et celui de l'ampèremètre changent).

La résistance de 100R est optionnelle et évite au Jfet de trop chauffer. On peut la passer à 220R sans pbs

Au début de la mesure, la résistance variable est positionnée à son maxi, et à la mise sous tension, on va voir un courant donné dans l'ampèremètre, généralement assez faible (sous le milliampère).

En diminuant la résistance, le courant va croître, et il suffit de s'arrêter quand l'ampèremètre indique 3.5mA.

On débranche la pile, on enlève le JFet, et on mesure la résistance (entre les deux bornes opposées).

Et la valeur qu'on lit est celle à mettre en place pour obtenir la bonne polar des Jfets.

Attention, dans le cas du 2SJ109, il faut retrancher 25 (la moitié de la résistance variable de 50R) à ce que vous lisez pour obtenir la vraie valeur.

En pratique, on prendra la valeur de résistance la plus proche dans la série E96, la plus proche mais immédiatement inférieure (juste histoire d'être à l'aise;))

Et voilà, you're done 🤖

Pour des raisons pratiques, vaut mieux se débrouiller pour fabriquer un petit montage en l'air avec des bouts de support tulipe pour IC, collés en quinconce, pour accueillir le JFet, support sur lequel on viendra souder à demeure les résistances et les fils pour la pile. Et pas besoin de faire ces mesures sur les deux Jfets contenus dans un même boîtier, un seul côté suffit.

Si jamais vous avez des doutes sur la procédure, n'hésitez pas à demander. On est là pour ça 😊

Amicalement,
François »